PATENT ABSTRACTS OF JAPAN

(11)Publication number:

56-023765

(43) Date of publication of application: 06.03.1981

(51)Int.CI.

H01L 23/48 H01L 23/28

(21)Application number: 54-097295

(22)Date of filing:

01.08.1979

(71)Applicant: HITACHI LTD

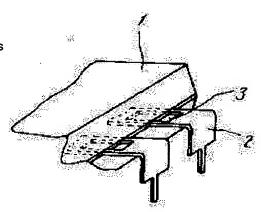
(72)Inventor: SHIMIZU KAZUO

(54) MOLDED TYPE ELECTRONIC DEVICE

(57)Abstract:

PURPOSE: To reduce an interval space between lead wires and a package in a molded type electronic device by forming a hole at the portion passing the lead wires from the package.

CONSTITUTION: A hole 3 is perforated at the lead wires 2 over the outer surface of a package 1. Thus, it increases the resin self-clamping strength and decreases the cross area of the portion passing the resin with the lead wires to largely reduce the interval between the package and the lead wires. Accordingly, it can improve a moisture resistance reliability.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

(19) 日本国特許庁 (JP)

①特許出願公開

⑩公開特許公報(A)

- 昭56—23765

DInt. Cl.3 H 01 L 23/48 23/28 識別記号

庁内整理番号 7357-5F 7738-5 F

3公開 昭和56年(1981)3月6日

発明の数 審査請求 未請求

(全 2 頁)

❷モールド型電子装置

②特

願 昭54-97295

22)出

願 昭54(1979)8月1日

@発 明 者 清水一男

小平市上水本町1450番地株式会

社日立製作所武蔵工場内

⑪出 願 人 株式会社日立製作所

東京都千代田区丸の内1丁目5

番1号

*ማ*ተና 理 人 弁理士 薄田利幸

発明の名称 モールド型電子装置 特許請求の範囲

1. 樹脂モールドパッケージを貫通して外部に導 出されるリードの貫通部に、前配樹脂モールドパ ッケージの内外にまたがる孔をあけたことを存象 とするモールド型電子装置。

発明の詳細な説明

本発明はモールド設電子装置に関するものであ

モールド型半導体素子においては、ペレットを 封入している樹脂モールドバッケージを、その内 部でペレットに電気的に接続されているリードが 質通して外部に導出される。との種の半導体素子 ではモールド工程後のリード成形時のストレスや、 リードとモールド樹脂との間の熱膨張係数の差に **基づいてリード貫通部に隙間が生じ易く、とれが** 耐圧性を摂り原因となるのでその対策が望まれて いた。

従来、かかる隙間発生を防止するという考えか

らリード貫通部の樹脂の自己締付力を増大させる 手段として、モールドパッケージを貫通するリー ドの、パッケーツ内で、できるだけ外表面に近い 位置に孔をあけたりしているが、これでもなか不 十分である。

従って本発明の目的は、できるだけ簡単な手段 で、パッケージからリードが貫通する部分におけ るりードとパッケージの間の隙間を被少させ得る モールド型半導体素子を提供することにある。 との目的は、本発明によれば、樹脂モールドバッ ケージを貫通して外部に導出されるリードの貫通 部に、樹脂モールドパッケージの内外にまたがる 孔をわけることによって達成される。

国は本発明の一実施例を示するのである。 1 は 内部に國示していないペレットを封入している樹 窟モールドパッケージであって、その何面を貫通 して複数本のリード3が導出されている。リード 8はパッケージ1内でペレットに電気的に接続さ れている。国示の半導体素子の修敷は、リード3 **にもけられた孔8にある。この孔8は、パッケー**

(2)

(1)

8 --- -- 孔。

ジ】の外表面の内外にまたがっておけられている。

リード 8 に 2 のような孔 8 を設け と、モールド側 放孔にくいついて自己 精付力が 増大されると共に、リード 8 の 戦闘 貫通部の 断面 技が減少するため、パッケージ 1 の外表 面部分に かけるパッケージ 1 とリード 2 との間の 独間を 大 郷に減少させることができ、このことは実験的、統計的にも確かめられた。 従って、本 発明によれば、かかる陳 間からの 選気の 浸入を 傷めて少なく させることができ、耐湿信頼 皮の向上を 遠応できる。

なお、上記実施例では四角形の孔をあけるものを示したが、本発明はそれに扱うれることなく、 円形、楕円形など、適宜の形状でよい。また上記 実施例では半導体素子について説明したが、この 技術はそれ以外の一般の樹脂モールドされた電子 接近にも適用できることは言うまでもない。 図面の簡単な説明

図は本発明の一実施例を示す要都の斜視図である。

1……樹脂モールドパッケージ、ま……リード、

(8)

(4)

